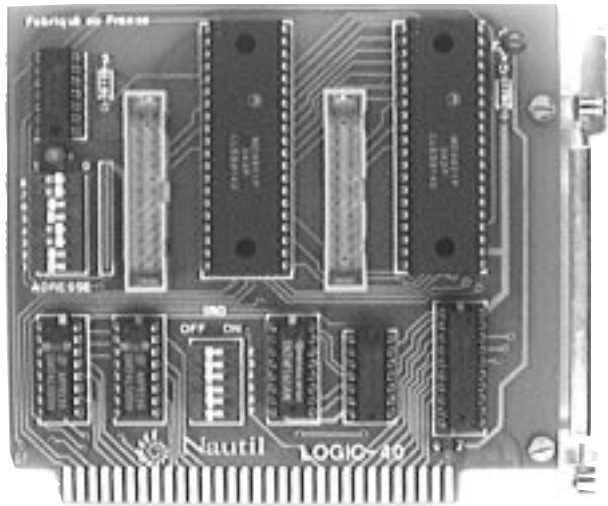




LOGIC40

Entrées-sorties logiques TTL

- ✓ 40 lignes d'entrées-sorties numériques TTL
- ✓ Lignes individuellement programmables en entrée ou en sortie
- ✓ Possibilité de générer une interruption
- ✓ Mode dialogue (handshake avec 2 lignes)
- ✓ Mode impulsionnel (génération de "strobe")
- ✓ Interface pour une large gamme de périphériques
- Raccordement avec des appareils fournissant des données de type BCD
- Acquisition de données venant de capteurs de type "tout ou rien" (boutons poussoirs, détections de fin de course, alarmes, etc.)
- Analyse et traitement de signaux logiques (contrôleur de BUS et de communication)

La carte LOGIC40 est une interface parallèle disposant de 40 lignes d'entrées/sorties numériques conçue pour PC au bus ISA.

La carte LOGIC40 s'interface facilement avec des périphériques ou d'autres ordinateurs.

Chaque ligne peut être configurée individuellement comme une entrée ou comme une sortie.

La carte peut générer automatiquement des interruptions suivant l'état d'une ligne spécialisée.

Certaines lignes spécifiques peuvent fonctionner dans des modes spéciaux :

Un mode dialogue (handshake) sur deux lignes.

Un mode impulsionnel permettant de générer automatiquement une impulsion de largeur 1 µs.

Ces modes permettent de réaliser des communications synchrones simplement.

MATERIEL

PIA

Deux PIA 6821, (Peripheral Interface Adapter), contrôlent chacun 20 lignes d'entrées/sorties. Ces 20 lignes sont organisées en 2 ports de 10 lignes (port A et port B). Le PIA 6821 est, à quelque chose près, équivalent en fonctionnalité au PPI 8255 d'INTEL mais est plus complet, plus souple d'utilisation et peut fournir jusqu'à 10 mA sur certaines lignes.

INTERRUPTION

Certaines lignes du PIA peuvent déclencher une demande d'interruption. L'interruption peut être déclenchée soit à partir d'un niveau, haut ou bas, ou soit à partir d'un front montant ou descendant. Une ligne d'IRQ peut être choisie parmi 6 par un bloc de 6 micro-interrupteurs.

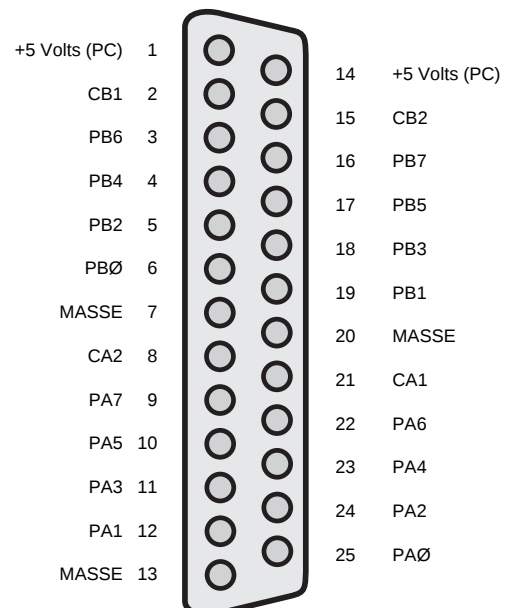
DECODAGE ADRESSE

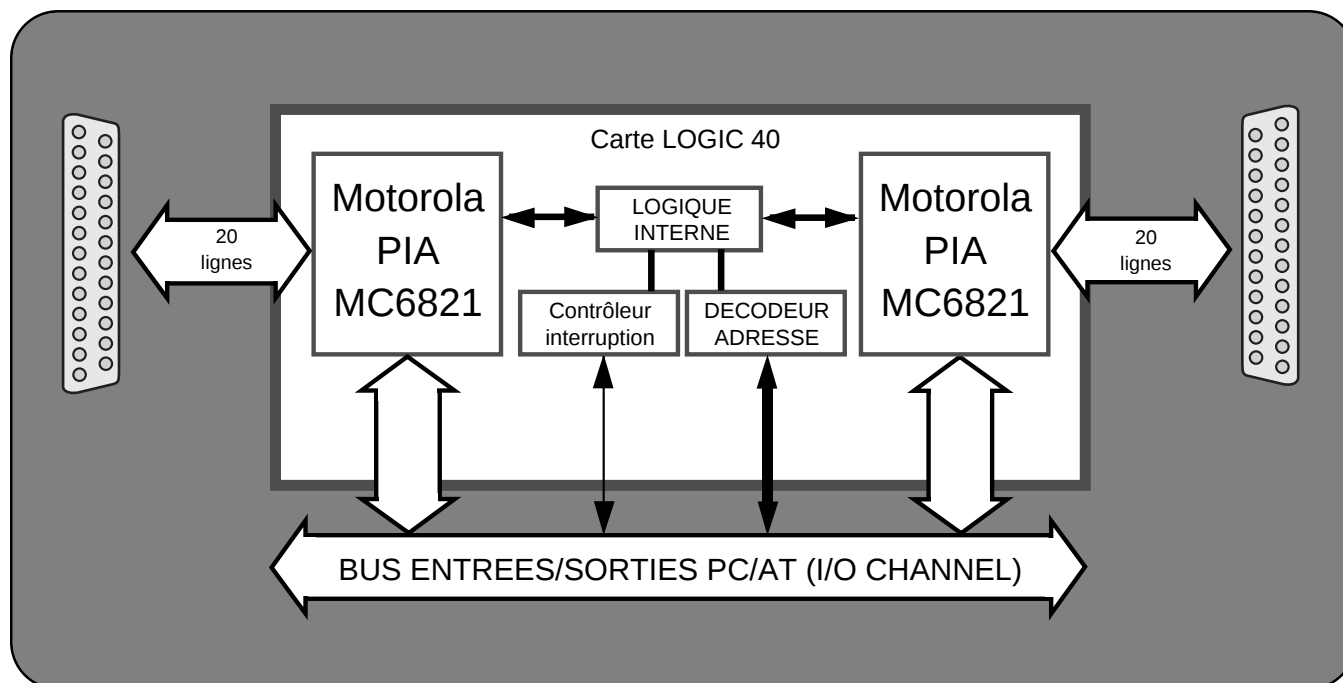
La carte occupe 16 adresses consécutives dans l'espace mémoire I/O adressable du PC. Cet espace mémoire est totalement indépendant de la mémoire standard et est propre au processeur Intel. Il est limité à 64 ko et permet d'ajouter un grand nombre d'interfaces sans perturber la mémoire système. L'adresse de BASE de la carte est fixée au moyen de 8 micro-interrupteurs.

CONNECTIQUE

Chaque PIA est relié à un connecteur femelle SUB-D 25 broches semblable au connecteur du port parallèle du PC. Les connecteurs mâles à souder sont fournis ainsi que leur capot.

BROCHAGE CONNECTEUR





Synoptique de la carte LOGIC 40

SPECIFICATIONS

Entrées/Sorties LOGIQUES	Min.	Max
Entrée logique - niveau Bas	-0,25	0,8 V
Entrée logique - niveau Haut	2,0	5,25 V
Sortie logique - niveau Bas (I=1,6 mA)	0,0	0,4 V
Sortie logique :		
PA0-PA7, CA2- niveau Haut	2,4	5,0 V
PB0-PB7, CB2- niveau Haut	1,5	5,0 V
Courant sorties PA0-PA7, CA2 -		3,2 mA
Courant sorties PB0-PB7, CB2 -		10,0 mA

CONSOMMATION

moyenne 210,0 mA sous 5 V

ENVIRONNEMENT

Température 0° à 65° C

ENCOMBREMENT

La carte Logic40 occupe un emplacement court.

Dimensions 115 mm x 99 mm

La carte est livrée avec une documentation complète en français comprenant la description du PIA 6821 ainsi que divers exemples d'utilisation sous BASIC, Assembleur et sous interruptions.

Un programme de test pour les environnements Windows 3.x et 95 est fourni, ainsi que des programmes exemples pour utilisation avec VisualBASIC (3, 4 ou 5), DELPHI, et divers utilitaires.

Un driver+Dll pour Windows NT4 peut être fourni.